PATENT ABSTRACTS OF JAPAN

(11) Publication number:

61-004232

(43) Date of publication of application: 10.01.1986

(51) Int. CI.

H01L 21/304

(21) Application number: 59-125760

(71) Applicant: NEC CORP

(22) Date of filing:

19.06.1984

(72) Inventor: TANNO YUKINOBU

TSUJI MIKIO

(54) CLEANING METHOD OF SEMICONDUCTOR SUBSTRATE

(57) Abstract:

PURPOSE: To safely and readily remove any station on the surface of a silicon wafer, by dipping a semiconductor substrate in a solution of an organic acid being bubbled by ozone or oxygen and thereby treating the substrate.

CONSTITUTION: An organic acid (e.g., formic acid or acetic acid) is filled into a cleaning tank and heated (to 100W150°C). A semiconductor substrate is dipped in this liquid, and ozone or oxygen is supplied from the bottom of the tank so as to bubble the liquid, whereby the substrate is cleaned by the bubbles. Any heavy metal on the wafer forms a formate or an acetate, and any organic contaminant is decomposed by ozone, whereby stains on the surface of the substrate can readily be cleaned out.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

BEST AVAILABLE COPY

Copyright (C); 1998, 2003 Japan Patent Office

⑱日本国特許庁(JP)

① 特許出願公贈

· 四公開特許公報(A)

昭61-4232

@int_Cl_4

識別記号

庁内整理番号

❷公開 昭和61年(1986)1月10日

H 01 L 21/304

D-7131-5F

審査請求 未請求 発明の数 1 (全 2 頁)

砂発明の名称

半導体基板の洗浄方法

砂特 顋 昭59-125760 砂出 顋 昭59(1984)6月19日

一切 発明 者 丹野

幸悦

東京都港区芝5丁目33番1号 日本電気株式会社内

砂発 明 者 辻

幹 生

東京都港区芝 5 丁目 33 番 1 号 日本電気株式会社内

砂出 願 人 日本電気株式会社

東京都港区芝5丁目33番1号

砂代 班 人 弁理士 皆 野

BEST AVAILABLE COPY

93 組 3

1. 幾男の名称

半導体監視の洗浄方法

2. 特許請求の範囲

(1)半導体基板を有機酸化オソンノ駅業をパブル した溶液中に複数し、処理するととを特徴とする 半導体連級の洗売方法。

3.発明の詳細な説明

(技物分野)

. 本勢明汶半路体基板の洗浄方法に関するものである。 .

.(従来技術とその問題点)

LSI 製造において、クニハの沈浄工程は各プロセス間にゴミ、汚れを除虫する数多くの処理値数を必要とし、製品のが留り向上に重要な技術となっている。この洗浄工程で使われている主な被としてはアルカリ系と確果に大別される。公知の洗浄波としてはアンモニア水ー追駁化水泵系、又は生験ー過酸化水泵系(通称RCA 沈浄ともいう)。さらに、硫酸ー退酸化水泵系、改製ー弱酸系等の

海敷製放が用いられている。 潜核は通常60~ 150 でに加温され、時代は超音波を併用することもある。

又上記の競・過酸化水素系に代る処理方法としての公知例として特公昭 62-012063 号の単導体数額のレジスト膜酸去方設かある。との方法は硫酸を同いて過酸化水素の代力にオソンを用いる方法

發開報61-4232(2)

であるが、 この方法では硫酸を廃放処理するのに 大量の水 (~10治治釈)を必要とする等、安全上、 費用の点で問題があつた。

(舞明の目的)

本鳥 明 は 安全上を高め、かつ 低度な処理を行な うととが で まるようにした処理方法を役供するも のである。

【強弱の構成】

本発明は有機酸を洗砂数として、楕内化オゾン ノ酸素をパブルしてシリコンウェハの表面形れを 除去することを特徴とする半導体基板の洗浄方法 コムス。

[発明の無母・作用]

右根酸のうち半段は強酸で、還元性をもつている。一方、佛教は弱酸であり、それぞれ強金類(Mi)と反応して「COOH 恋のBを置換し、「COGMI なる金配化を作る。

又オソンをパプルすることにより、有機汚染物質をオソンにより酸化し、分解除去することができる。

すなわち、 不発明は半導体器板 (ウェハ)上の 黒金岡はや敬塩、 又は酢酸塩を作り有級泥架物質 はオソンで分解するととにより、 洗浄を行わりと するものである。

(尖矩的)

次に本発明と従来例とを比較しながら説明する。以下に本発明の一與始例について説明する。

本発明は洗浄指に有機酸(例えばギ酸、酢便) を入れ、これを加温(100~150℃)し、この飲 内に半導体確認を摂換し、植底部よりオゾンノ酸 常をパブルして放棄板にあてて洗浄を行うもので

本発明で用いた洗浄信はデフロン銀のものを用い、被認は投込退石英ピーメーで加熱・飼御した。 又オソンノ酸寒は補底部よりパイレックス製ガス 分配器によりパブルして行つた。同型機を用いて 従来の RCA 洗浄液の NH₄OH - H₄O₂ - H₄O(1:1: 5)で、被担-86℃、10分間洗浄を行つた。

さらに本苑別による方法では、簡配の何じ楷を 用いて阿一ロットのフェハを用いて数タエハをポ

BEST AVAILABLE COPY

取又は酢酸溶液に長貴する。このとち、この密液を1G0~150℃に加温する。さらに物塩がよりオソンノ酸素をパブルして~10分間洗浄を行つた。

世来被のNHLOH-LOg-LOS不溶散で洗浄したウェハと、本発明による中酸ーオゾンーの系譜液で洗浄したウェハとをステーム処理(950℃、10分配・Og界函気)を行い、非鉄触法によるライフタイムを測定した結果と、1806 C-V 法により評価したVFB(フラントバンド電圧)とを表ー1に示す。

我 - 1

税 夢 方 伝	ライフタイム (ロかこ)	VPB(Y)
從来沒 (NHLOH系)	J	~0.9
本発明の方法(オゾン/ギ酸)	20	-1.0

(発明の効果)

供 1.表に示したように本発明による沈静方法は 従来の RCA 洗浄核に比べて、 再結合ライフタイム の他が~3倍となり、 洗浄効果が使れている事を 示している。又 MOS C-V 法より求めた V≥s (フラ ツトパンド選出)は従来法のものと大きな違いは.なく、-1.6V であつた。

又本発明は確認、弱敵等が水と規范して発熱する問題が生じたり、公告上問題になることは少い。それはず限、節段は高額(~ 150 ℃)で CO。 CO。 B、O 労に分解し易ことと、オゾンによりさらに分解を促進されるためである。このため、本発明によれば、路波するときには水にも容易に挙け、間阻はなく、工業上安全、且つ合理的に作業をするととができるばかりでなく、処理に要する要用を問述することができるが兼を有するものである。

北谷文教 灵图水目 人雌山胡椒

代理人 弁理士 首 新

